

DIALOG(R) File 345:Inpadoc/Fam.& Legal Stat  
(c) 2001 EPO. All rts. reserv.

11399005

Basic Patent (No,Kind,Date): JP 5242069 A2 930921 <No. of Patents: 002>

Patent Family:

Patent No	Kind	Date	Applic No	Kind	Date
JP 5242069	A2	930921	JP 92339964	A	921221 (BASIC)
US 5268684	A	931207	US 817549	A	920107

Priority Data (No,Kind,Date):

US 817549 A 920107

PATENT FAMILY:

JAPAN (JP)

Patent (No,Kind,Date): JP 5242069 A2 930921

CODING AND DECODING SYSTEM FOR ALTERNATIVE NEURAL NETWORK AMONG  
N-CANDIDATES (English)

Patent Assignee: RICOH KK

Author (Inventor): JIEIMUSU DOU AREN; DEBITSUDO JIOFURII SUTOOKU

Priority (No,Kind,Date): US 817549 A 920107

Applic (No,Kind,Date): JP 92339964 A 921221

IPC: \* G06F-015/18; G06F-007/60

JAPIO Reference No: ; 170711P000008

Language of Document: Japanese

UNITED STATES OF AMERICA (US)

Patent (No,Kind,Date): US 5268684 A 931207

APPARATUS FOR A NEURAL NETWORK ONE-OUT-OF-N ENCODER/DECODER (English)

Patent Assignee: RICOH CORP (US); RICOH KK (JP)

Author (Inventor): ALLEN JAMES (US); STORK DAVID G (US)

Priority (No,Kind,Date): US 817549 A 920107

Applic (No,Kind,Date): US 817549 A 920107

National Class: \* 341075000; 341050000

IPC: \* H03M-007/00

Derwent WPI Acc No: ; G 93-404157

Language of Document: English

UNITED STATES OF AMERICA (US)

Legal Status (No,Type,Date,Code,Text):

US 5268684 P 920107 US AE APPLICATION DATA (PATENT)  
(APPL. DATA (PATENT))

US 817549 A 920107

US 5268684 P 920330 US AS02 ASSIGNMENT OF ASSIGNOR'S  
INTEREST

RICOH COMPANY LTD. A CORPORATION OF JAPAN

TOKYO, JAPAN; RICOH CORPORATION A DELA ;

ALLEN, JAMES : 19920325; STORK, DAVID G. :

19920324

US 5268684 P 931207 US A PATENT

**THIS PAGE BLANK (USPTO)**

DIALOG(R)File 347:JAPIO  
(c) 2001 JPO & JAPIO. All rts. reserv.

04250369     \*\*Image available\*\*  
CODING    AND    DECODING    SYSTEM    FOR   ALTERNATIVE   NEURAL   NETWORK   AMONG  
N-CANDIDATES

PUB. NO.:        05-242069    [J P 5242069 A]  
PUBLISHED:      September 21, 1993 (19930921)  
INVENTOR(s):    JIEIMUSU DOU AREN  
                 DEBITSUDO JIOFURII SUTOOKU  
APPLICANT(s):   RICOH CO LTD [000674] (A Japanese Company or Corporation), JP  
                 (Japan)  
APPL. NO.:      04-339964    [JP 92339964]  
FILED:          December 21, 1992 (19921221)  
PRIORITY:       7-817,549 [US 817549-1992], US (United States of America),  
                 January 07, 1992 (19920107)  
INTL CLASS:     [5] G06F-015/18; G06F-007/60  
JAPIO CLASS:    45.4 (INFORMATION PROCESSING -- Computer Applications); 45.1  
                 (INFORMATION PROCESSING -- Arithmetic Sequence Units)  
JOURNAL:        Section: P, Section No. 1668, Vol. 17, No. 711, Pg. 8,  
                 December 24, 1993 (19931224)

#### ABSTRACT

PURPOSE: To construct a low cost coding and decoding system which can transfer by using single transfer line and is suitable for a remote control.

CONSTITUTION: A coding means 21 which outputs N-value signal to encode the state of a switcher 3 by receiving a signal input of the switcher 3 representing a state of alternative among N-candidates and assigning respective peculiar amplification rate  $v(\text{sub } j)$  on N-state, and a decoding means 22 which generates a maximum output at the output terminal corresponding to the N-state by receiving N-value output from the coding means 21 through a single transfer line 26 are provided for constructing an N-1-N coding and decoding system.

**THIS PAGE BLANK (USPTO)**

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平5-242069

(43) 公開日 平成5年(1993)9月21日

(51) Int.Cl.<sup>5</sup>

G 0 6 F 15/18  
7/60

識別記号

庁内整理番号

F 1

技術表示箇所

8945-5L

9188-5B

審査請求 未請求 請求項の数 8 (全 8 頁)

(21) 出願番号 特願平4-339964

(22) 出願日 平成4年(1992)12月21日

(31) 優先権主張番号 07/817, 549

(32) 優先日 1992年1月7日

(33) 優先権主張国 米国 (U S)

(71) 出願人 00006747

株式会社リコー

東京都大田区中馬込1丁目3番6号

(72) 発明者 ジェイムス ドゥ アレン

アメリカ合衆国 カリフォルニア州 サン  
タ クルーズシルバナ レーン 1866

(72) 発明者 デビッド ジョフレイ ストーク

アメリカ合衆国 カリフォルニア州 スタ  
ンフォード メイフィールド アベニュー  
769

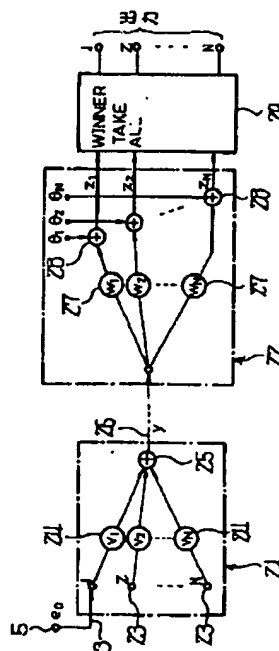
(74) 代理人 弁理士 柏木 明 (外1名)

(54) 【発明の名称】 N者択一型ニューラルネットワークの符号化及び復号化装置

(57) 【要約】

【目的】 単一転送線によって転送可能とし、遠隔操作に適した低コストの符号化及び復号化システムを構築できるようにすること。

【構成】 N者択一状態を表わす切換器3の信号入力を受信して前記N状態について各々独自の増幅率 $v_i$ を割当てて前記切換器3の状態を符号化するためのN値の信号を出力する符号化手段21と、この符号化手段21から単一転送線26によるN値の出力を受信して前記N状態に対応する出力端末に最大出力を発生させるための復号化手段22とにより構成し、N-1-N符号化及び復号化システムを構築し得るようにした。



## 【特許請求の範囲】

【請求項1】 N者択一状態を表わす切替器信号入力を受信して前記N状態について各々独自の増幅率を割当てて前記切替器状態を符号化するためのN値の信号を出力する符号化手段と、この符号化手段から単一伝送線によるN値の出力を受信して前記N状態に対応する出力端末に最大出力を発生させるための復号化手段とよりなることを特徴とするN者択一型ニューラルネットワークの符号化及び復号化装置。

【請求項2】 符号化手段がN入力的人工ニューロンを有し、復号化手段が前記符号化手段の出力に対して各々の入力が接続されたN個の単一入力人工ニューロンを有することを特徴とする請求項1記載のN者択一型ニューラルネットワークの符号化及び復号化装置。

【請求項3】 符号化手段のN入力的人工ニューロンが指数関数的に増減する均一な増加量のシナプス重み付けを有し、復号化手段のN個の単一入力人工ニューロンの組が直線的に増減する均一な増加量のシナプス重み付けを有し、前記復号化手段のN個のオフセットの組が指数関数的に増減する均一な増加量のオフセット値を有することを特徴とする請求項2記載のN者択一型ニューラルネットワークの符号化及び復号化装置。

【請求項4】 符号化手段のN入力的人工ニューロンが直線的に増減する均一な増加量のシナプス重み付けを有し、復号化手段のN個の単一入力人工ニューロンの組が直線的に増減する均一な増加量のシナプス重み付けを有し、前記復号化手段のN個のオフセットの組が2次関数的に増減する均一な増加量のオフセット値を有することを特徴とする請求項2記載のN者択一型ニューラルネットワークの符号化及び復号化装置。

【請求項5】 符号化手段のN入力的人工ニューロンが直線的に増減する均一な増加量のシナプス重み付けを有し、前記復号化手段のN個の単一入力人工ニューロンの組が対数的に増減する均一な増加量のシナプス重み付けを有し、前記復号化手段のN個のオフセットの組が直線的に増減する均一な増加量のオフセット値を有することを特徴とする請求項2記載のN者択一型ニューラルネットワークの符号化及び復号化装置。

【請求項6】 符号化手段におけるシナプス重み付け $\{v_i\}$ の組と、復号化手段におけるシナプス重み付け $\{w_k\}$ の組と、前記復号化手段におけるオフセット重み付け $\{\theta_k\}$ の組が、前記復号化手段の出力 $z_k$ において、 $k$ 及び $j$ を均一な増加量の指数として

$$z_k = v_i w_k + \theta_k$$

に対応するN個の値の関数を生成し、 $k=j$ に対応する出力端末で最大出力を生成するようにしたことを特徴とする請求項2記載のN者択一型ニューラルネットワークの符号化及び復号化装置。

【請求項7】 復号化手段からの最大出力値を選択して符号化を表わす状態に対応するN個の出力端末の内の1

つを能動化させるための最大出力選択手段を有することを特徴とする請求項3、4又は5記載のN者択一型ニューラルネットワークの符号化及び復号化装置。

【請求項8】 最大出力選択手段が、フィードフォワードハミングネットワークの最尤分類器をなすものとしたことを特徴とする請求項7記載のN者択一型ニューラルネットワークの符号化及び復号化装置。

## 【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、神経細胞を模倣した人工ニューロン及びニューラルネットワークの分野に関連し、より詳細には、遠隔操作可能なN者択一手段又は信号装置の実現のための人工ニューロン技術使用によるN者択一型ニューラルネットワークの符号化及び復号化装置に関する。

【0002】

【従来の技術】人工ニューロン技術は通信及び制御を含む多くの用途で実現可能な代替設計として勃興している。実用的商用部品が徐々に利用可能になりつつあり、これらの部品を用いた信号及び制御の問題の解決が必要とされるようになってきている。

【0003】遠隔信号法及び/又はその切換えは、広範囲な用途における基本的な使用方法である。本発明は、遠隔位置へ伝送用選択スイッチ位置を符号化するためのマッカラフ・ピッツ (MP) 型ニューロンの基本的な形状を使用する全く新しいシステムで、同一の選択スイッチ位置が受信側で仮定し得るように受信メッセージが復号される。受信装置の復号化手段は既知の又は標準的なニューラルネットワーク部材からなる別の人工ニューラルネットワークである。

【0004】マサチューセッツ工科大学のニューラル・コンピューテーション誌2巻399-401頁のレオニッド・クルーグリアク (Leonid Kruglyak) による「Nビットエンコードにおける問題を2つだけの隠れたユニットを用いて解決するには (How to Solve the N Bit Encoder Problem with Just Two Hidden Units)」と題する論文によれば、標準フィードフォワード構造の3層ネットワークがN入力N出力符号化の問題をたった2つの隠れたユニットで解決し得ることが示されている。この構造は、場合によってはN-2-N符号化及び復号化装置ネットワークとも称される。ルーメルハート及びマックレランド図、マサチューセッツ州ケンブリッジのマサチューセッツ工科大学出版局刊「並列分散処理：認識の微細構造における発展 (Parallel Distributed Processing: Explorations in the Microstructures of Cognition)」第1巻8章318頁に報告されているように、他の既知の従来技術では、この問題を解決するために隠れた $\log_2 N$ 個のユニットを使用するN- $\log_2 N$ -Nネットワークが必要となる。

【0005】図5はクルーグリアクにより実現された符

3

号化装置1及び復号化装置2よりなる構造を示す。符号化装置1は摺動腕3及び接点4を有するN位置スライドスイッチからなる。摺動腕3は定電圧供給源5へ接続されており、電圧はいつでも全体でN個の接点の内の1つの接点4だけに印加できるように構成されている。各々の接点4はシナプス重み付け素子6によりニューロン処理素子(PE)7、8へ接続されている。PE7、8からの出力線9上の信号は摺動腕3の符号化スイッチ位置(1からNまで)を表わす。

【0006】図6は典型的なMPニューロン及び図5に示した符号化装置1との関連性を示す。入力(1~N)は各々がシナプス重み付け素子6( $w_1, w_2, \dots, w_n$ )によりPE7、8へ結合された入力ノード(接点4)に印加される。加算素子10がこれらの重み付け入力を適切な閾値オフセット $\theta$ で加算する。加算素子10の出力は(圧縮)非線形回路11へ印加される。非線形回路11は通常、S字形の転送特性を有する。この方法で、PE7、8は出力線9上への転送のために摺動腕3の状態を符号化する。

【0007】図5のニューロンの復号化装置2は入力線の対(出力線9)の各々の線に1つずつの2つのシナプス結合12を有するN個のPE13(PE1~N)からなる。PE13の出力はN端出力アレイを構成する。符号化装置1及び復号化装置2の適切なシナプス重み付けの選択で、復号化装置2の出力端14は各種電圧レベルにおいて全てが活動状態となり得る。しかし、PE13の出力電圧が選択したj番目の入力端末(接点4)に対応すると、他の(N-1)個の出力端末14に対して最大となる。

【0008】復号化装置2の出力は、どのN者択一入力(30)が活動状態にあるかを決定するために要求される必要な情報の全てを含むが、全ての出力端末14が符号化装置1で選択されたj番目の入力端末(接点4)との「近さ」を表わすアナログ電圧を有するという意味において完全に復号されていない。最大出力電圧を有するj番目の出力端末14を選択するためには、さらなる処理が必要とされる。この目的で使用可能な「勝者が全てを獲得する(WTA)」ネットワークは入力としてN出力端末14を許容し、最大電圧値を有する入力端末に対応するこれらのN者択一出力端末を活動状態とさせる。

【0009】WTAネットワークについて多くの可能な実現方法が当業者には周知である。例えば、MAXNETニューラルネットワークはヨー・ハン・パオ(Yoh-Han Pao)の「適合パターン認識とニューラルネットワーク(Adaptive Pattern Recognition and Neural Networks)」、アジソン・ウェズリー出版社、1989年、7、2章173頁で記述されている。MAXNETは1組のノードの内で最大の出力を有する候補ノードを1つ強調し選択するために横方向の抑制を使用する。これは「ノイズにより乱された2進入力パターンのフィー

4

ドフォワードハミングネット最尤分類器」と記載されている。この用途における入力パターンはアナログ電圧であるが、このネットワークは、その特性として、各々の入力を候補(オン状態)として取扱い、最大値を持つ入力を最も尤もらしいオン状態の候補として選択することによって、最大値を持つ入力を選択する。

【0010】

【発明が解決しようとする課題】よって、従来技術では、図5に示したようなN状態符号化及び復号化装置で転送線素子が少なくとも2つの線からなることが必要とされることを示している。一般に、特にコストなし又は比較的低いコストで減少が達成可能な場合に、必要な転送チャンネル数を減少することは有利となる。

【0011】このようなことから、本発明では、一度に1つの状態だけがオンになる2進のオン状態のN者択一入力Jを符号化するための人工ネットワークを提供することを目的とする。即ち、J番目のオン状態は、ニューロン出力の非線形非飽和領域で動作するN入力MP型ニューロンの適切な出力レベルで表現される。単一の線が符号化した増幅度レベル信号をN個の単一入力ニューラルネットワークからなる復号化手段へ転送する。復号化手段のN出力は符号化手段の活動入力端末に対応する出力端末以外でオフ状態をなすようにすればよい。本発明の別の目的は、転送コストを最小限とすることである。即ち、単一の転送線を符号化メッセージ送出用に使用することにより、複数の入力の内の1つのオン状態を遠隔的に送出する必要のある信号システムにおいて、大幅なコスト節約が得られるものとなるからである。本発明のさらなる目的は、これの実現にニューラルネットワーク技術を使用することであって、これにより別のニューラル部材とのインタフェースを容易にすることである。

【0012】

【課題を解決するための手段】請求項1記載の発明では、N者択一状態を表わす切替器信号入力を受信して前記N状態について各々独自の増幅率を割当てて前記切替器状態を符号化するためのN値の信号を出力する符号化手段と、この符号化手段から単一転送線によるN値の出力を受信して前記N状態に対応する出力端末に最大出力を発生させるための復号化手段とにより構成した。

【0013】この際、請求項2記載の発明では、符号化手段がN入力の人工ニューロンを有し、復号化手段が前記符号化手段の出力に対して各々の入力が接続されたN個の単一入力人工ニューロンを有するものとし、請求項3記載の発明では、符号化手段のN入力の人工ニューロンが指数関数的に増減する均一な増加量のシナプス重み付けを有し、復号化手段のN個の単一入力人工ニューロンの組が直線的に増減する均一な増加量のシナプス重み付けを有し、前記復号化手段のN個のオフセットの組が指数関数的に増減する均一な増加量のオフセット値を有するものとし、請求項4記載の発明では、符号化手段の

N入力的人工ニューロンが直線的に増減する均一な増加量のシナプス重み付けを有し、復号化手段のN個の単一入力人工ニューロンの組が直線的に増減する均一な増加量のシナプス重み付けを有し、前記復号化手段のN個のオフセットの組が2次関数的に増減する均一な増加量のオフセット値を有するものとし、請求項5記載の発明では、符号化手段のN入力的人工ニューロンが直線的に増減する均一な増加量のシナプス重み付けを有し、前記復号化手段のN個の単一入力ニューロンの組が対数的に増減する均一な増加量のシナプス重み付けを有し、前記復号化手段のN個のオフセットの組が直線的に増減する均一な増加量のオフセット値を有するものとした。

【0014】請求項6記載の発明では、符号化手段におけるシナプス重み付け $\{v_i\}$ の組と、復号化手段におけるシナプス重み付け $\{w_k\}$ の組と、前記復号化手段におけるオフセット重み付け $\{\theta_k\}$ の組が、前記復号化手段の出力 $z_k$ において、 $k$ 及び $j$ を均一な増加量の指数として $z_k = v_j \cdot w_k + \theta_k$ に対応するN個の値の関数を生成し、 $k=j$ に対応する出力端末で最大出力を生成するようにした。

【0015】請求項7記載の発明では、復号化手段からの最大出力値を選択して符号化を表わす状態に対応するN個の出力端末の内の1つを活動化させるための最大出力選択手段を有するものとし、請求項8記載の発明では、最大出力選択手段が、フィードフォワードハミングネットワークの最尤分類器をなすものとした。

【0016】

【作用】符号化手段において、N入力中のj番目のオン状態は、ニューロン出力の非線形非飽和領域で動作するN入力MP型ニューロンの適切なN値の出力レベルで表現される。単一転送線が符号化したN値の増幅度レベル信号をN個の単一入力人工ニューロンからなる復号化手段へ転送する。復号化手段のN出力は符号化手段の活動入力端末に対応する出力端末以外でオフ状態をなすようにすることで、確実に復号される。ここに、単一転送線を用いて符号化された信号を出力させるので、転送コストが最小限となる。よって、複数の入力の中の1つのオン状態を遠隔的に送出する必要がある信号システムにおいては、大幅なコスト節約が得られる。

【0017】

【実施例】本発明の一実施例を図1ないし図4に基づいて説明する。図5及び図6で示した部分と同一部分は同一符号を用いて示す。まず、図5に示した従来技術では、シナプス重み付け素子6を有するPE7、8がしばしば称されるような「隠れた」2つのニューロンを有するN-2-N符号化及び復号化装置が最小限の構成であることを明確に示している(クルーグリャク、前掲書)。本発明は、N-1-N符号化及び復号化装置の構成をもたらし、ここにおいてN入力ノードは選択した入力ノードを表わす出力信号レベルを出力が供給する単一の

MP型人工ニューロンに接続されている。この単一の出力信号は復号化装置により使用されて、選択した入力ノードに対応するN者択一出力線を活動状態になる。

【0018】図1は好適実施例を表わしており、符号化装置(符号化手段)21と復号化装置(復号化手段)22の2つの基本的部材からなる。また、任意のWTAネットワークが最大値を有する復号化装置22のN者択一出力端末を1つだけ選択するために復号化装置22のN出力へ接続されていることを示している。

【0019】符号化装置21はN入力ノード23を有し、全ての単一のノードは摺動腕(切換器)3と接触できる。定電圧供給源5からの電圧が摺動腕3を経由して、j番目のノードとする選択したノード23に印加される。定電圧供給源5の電圧 $e_j$ は、拡大係数又は重み $v_j$ を特性とするj番目のシナプス重み付け素子24に印加される。N入力シナプス重み付け素子24の各々は加算回路25の入力へ印加される。重み $v_1 \sim v_N$ 及び加算回路25を含む符号化装置21の下位構造は、非線形回路11の非飽和な(ことによると線形の)領域で動作する図6に示した形式のMP型ニューロンを構成する。よって、入力ノード23以外で符号化装置21は単一のMP型ニューロンよりなる。

【0020】符号化装置21の出力 $y$ は復号化装置22の入力へ結合するための転送手段(単一転送線)26へ印加され、これは次のように表現し得る。

$$y = e_j \cdot v_j \quad \dots\dots\dots (1)$$

簡単のために、 $e_j = 1$ と仮定すれば、

$$y = v_j \quad \dots\dots\dots (2)$$

となる。よって、各々の $\{v_j\}$ が独自であれば、値はj番目に選択した入力ノードを表わすことになる。

【0021】復号化装置22は転送手段26からの符号化装置出力 $v_j$ を受信して、各々がシナプス重み付け素子27及びPE(ニューロン処理素子)28を有するN個の単一入力MP型ニューロンを用いN個の別個の出力値 $\{z_k\}$ を生成する。組 $\{w_k\}$ の各々の重み付け素子は $k=1, 2, \dots, N$ について独立している。各々の重み $w_k$ を有するシナプス重み付け素子27の出力は、対応するオフセット値 $\theta_k$ を有する加算素子からなるPE28へ印加される。よって、各々のシナプス重み付け素子27及びPE28の加算回路は、出力非線形非飽和領域で動作する(図6のONL11)単一入力MP型ニューロンと等価である。復号化装置22のk番目の出力 $z_k$ は、

$$z_k = y \cdot w_k + \theta_k = v_j \cdot w_k + \theta_k \quad \dots\dots\dots (3)$$

ように表記し得る。

【0022】 $z_k$ をWTAネットワーク(最大出力選択手段)29を駆動するための適切な関数となすためには、 $k=j$ において最大値を有する必要がある、即ち、メッセージ $v_j$ が復号化装置22に受信された際にj番目の出力端末が他の(N-1)個の出力値の全てより大



きな値 $z_j$ を有する。即ち、

$$z_1 > z_{1*}, \dots \dots \dots (4)$$

の必要がある。これは $k$ に対する $z_1$ の第1の導函数 $z_1'$ が $k=j$ で0に等しい。即ち、

【数1】

$$z_1' \Big|_{k=j} = v_j w_{k=j} + \theta_k \Big|_{k=j} = 0$$

故に、

$$v_1 w_{k=j} = -\theta_k \Big|_{k=j} \dots \dots \dots (5)$$

となる必要がある。また、第2の導函数 $w_{k=j}$ は最小値ではなく最大値をなすために負となる必要がある。即ち、

$$v_1 w_{k=j} + \theta_k < -\theta_k \Big|_{k=j} \dots \dots \dots (6)$$

である。これら2つの条件は復号化装置22の適切な出力端で最大値となるに充分である。しかし、使用するWTAネットワーク29の形式によって、さらなる制限\*

$$v_j = 2^j \quad \text{ただし、} j = 1, 2, \dots, N$$

$$w_k = \alpha k$$

$$\theta_k = -2^k$$

$$z_k = \alpha 2^j k - 2^k \dots \dots \dots (8)$$

となる。

30※きに0と等しい。即ち、

【0024】第1の条件は、第1の導函数が $k=j$ のと※ 【数3】

$$z_1' \Big|_{k=j} = \alpha 2^j - 2^k \ln 2 \Big|_{k=j} = 0 \dots \dots \dots (9)$$

である必要があるから

★る。即ち、

$$\alpha = \ln 2$$

【数4】

【0025】また、第2の導函数は $k=j$ の時に負であ★

$$z_1' \Big|_{k=j} = -2^j (\ln 2)^2 < 0 \dots \dots \dots (10)$$

であることから、第2の条件も満たされている。

☆解される。

【0026】図2はパラメータを $\alpha = \ln 2 \approx 0.7$ とし、 $j=1, 2, 3, 4$ のときの $k$ に対する $z_1$ を示すグラフである。最大値は $k=j$ の時に出現することが理☆

【0027】下側の曲線( $z_1, j=1$ )では常に負になることから、第3の条件を適用することが望ましく、

【数5】

$$z_{k,j=1} = \alpha 2^j k + \theta_k \Big|_{k,j=1} > 0 \dots \dots \dots (11)$$

即ち、

◆ ◆ 【数6】

$$\theta_1 > -\alpha 2^j k \Big|_{k=j=1} = -2 \ln 2 \approx 0.4 \dots \dots (12)$$

を要求する。これは $\theta_1 = -2$ の時に満足されない。これは $2 - \ln 2 \approx 0.6$ より大きな量、例えば+1で $\theta_1$

の値を増加させたほうがよいことを意味し、 $z_1$ についての新しい方程式は(8)式から、

【数7】

$$z_k = \alpha 2^j k - 2^k + 1 \quad \dots\dots\dots (13)$$

で、 $z_{i-1,j-1}$  となる。

【0028】定数項を式(8)に追加することでsigmoid関数の値は変化しておらず、3つの条件全てが同時に満足されることに注意されたい。総合的な結果は、図2に示す伝送特性が上向きに1ポイント変位して、全ての出力値が0以上となることである。

【0029】互み付けとオフセットのもう1つの考え得る選択は、直線的で均一な増加のシナプス互み付けと2\*

$$z_k = \alpha k (j - k/2) \quad \dots\dots\dots (14)$$

として表わされる

【0030】これは方程式(5)(6)(7)の3つの条件を満たし、パラメータとしてjをとって図3に表わしてある。この場合、 $\alpha=1$ であるが、ニューロンの出力非線形非飽和動作を確保する何らかの適当な正の値を仮定してもよい。方程式(13)に対する方程式(14)の関数のさらなる有利な点は、更新すべき出力変数域 $y_k$ の制限範囲である。方程式(14)は方程式(13)におけるような指数関数表現ではなく2次方程式である。

【0031】次のように $v_j$ が指数jの増加に対して線形で $w_k$ は指数kに対して対数的に増減し、 $\theta_k$ は指数kに対して線形である場合、さらに別の例が得られる。

$$v_j = j \quad j = 1, 2, \dots, N$$

$$w_k = \ln k$$

$$\theta_k = (k - \alpha) \quad k = 1, 2, \dots, N$$

$$z_k = j \ln k - (k - \alpha) \quad \dots\dots\dots (15)$$

ここで、 $\alpha$ は任意の定数である。図4に示すように、 $\alpha=2$ で方程式(15)が3つの条件全てを満たす。

【0032】ニューラルネットワーク及びニューラルコンピューティングの当業者には、方程式(5)(6)(7)の条件を満たす他の方程式も、上述の基本的数学の知識を用いて発見可能といえる。

【0033】

【発明の効果】本発明は、上述したように構成したので、符号化手段において、切換器のN状態中の1つのオン状態は、ニューロン出力の非線形非飽和領域で動作するN入力MP型ニューロンの適切なN値の出力レベルで表現され、単一伝送線が符号化したN値の増幅度レベル信号をN個の単一入力人工ニューロンからなる復号化手段へ伝送され、復号化手段のN出力は符号化手段の能動入力端末に対応する出力端末以外でオフ状態となるの

\*次関数的に増減するオフセット値を有することがあり、

これは次のような

$$v_j = j \quad j = 1, 2, 3, \dots, N$$

$$w_k = \alpha k$$

$$\theta_k = -\alpha k^2 / 2 \quad k = 1, 2, \dots, N$$

10 ものである。よって、復号化装置22のk番目の出力タップ上の信号は、次のように、

で、単一伝送線によって確実に復号可能なN-1-N符号化及び復号化システムを構築でき、単一伝送線を用いて符号化された信号を出力させるので、伝送コストも最小限となり、よって、複数の入力の中の1つのオン状態を遠隔的に送出する必要のある信号システムにおいては、大幅なコスト節約を図ることができる。

【図面の簡単な説明】

【図1】本発明の一実施例を示すブロック図である。

【図2】指数関数的に互み付けした符号化シナプス、直線的に互み付けした復号化シナプス、及び指数関数的に互み付けした復号オフセットにおける出力特性を示すグラフである。

【図3】直線的に互み付けした符号化シナプス、直線的に互み付けした復号化シナプス、及び2次関数的に互み付けした復号オフセットにおける出力特性を示すグラフである。

30 【図4】直線的に互み付けした符号化シナプス、対数的に互み付けした復号化シナプス、及び直線的に互み付けした復号オフセットにおける出力特性を示すグラフである。

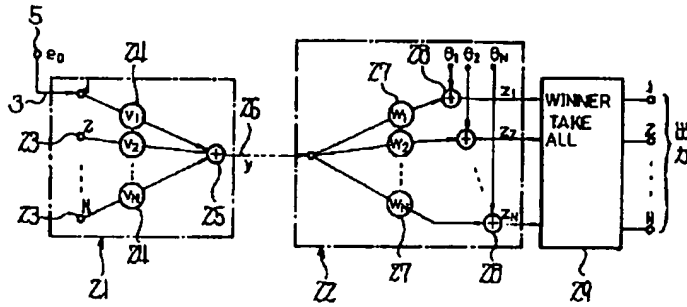
【図5】従来のN-2-N符号化及び復号化装置ニューラルネットワークを示すブロック図である。

【図6】従来のMP型N入力的人工ニューロン構成を示すブロック図である。

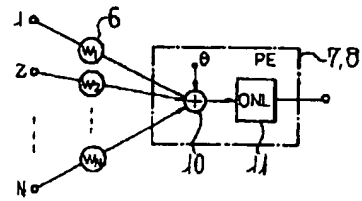
【符号の説明】

3	切換器
21	符号化手段
22	復号化手段
24	人工ニューロン
26	単一伝送線
28	単一入力人工ニューロン
29	最大出力選択手段

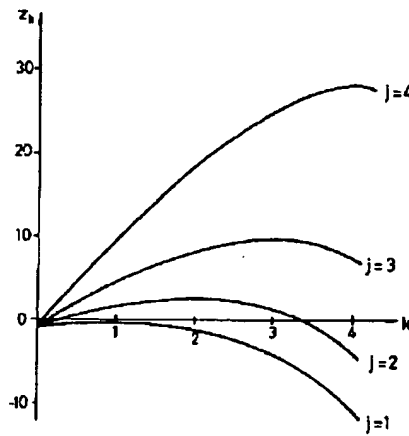
【図1】



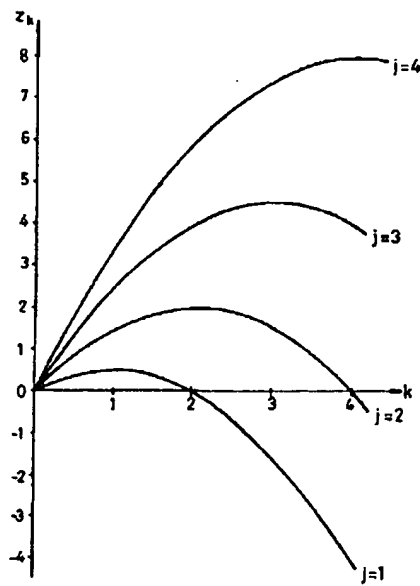
【図6】



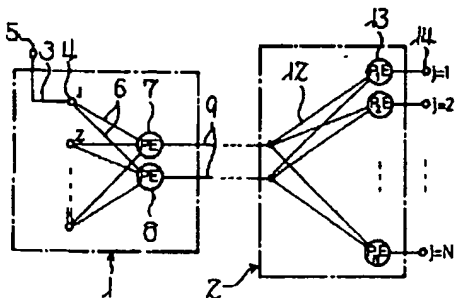
【図2】



【図3】



【図5】



(8)

特開平5-242069

【図4】

